

CURRICULUM VITAE

Informații personale

Nume/Prenume *HAJDU Szabolcs*

E-mail hajduszabolcs@ms.sapientia.ro

Cetățenia Română

Funcția și locul de muncă (universitatea, facultatea, catedra)

Șef lucrări, administrator de sistem, Facultatea de Științe Tehnice și Umaniste din Târgu Mureș, Universitatea SAPIENTIA din Cluj-Napoca, Departamentul de Inginerie electrică.

Educație și formare

2015-2019, doctorat în domeniul Inginerie Electrică și Știința Calculatoarelor, titlu obținut la Universitatea Transilvania din Brașov, Facultatea de Inginerie Electrică și Știința Calculatoarelor.

Conducător de doctorat: Prof.dr.ing. Iuliu SZEKELY

Titlul tezei de doctorat: Contribuții la implementarea în timp real a diferitelor sarcini de control în circuite FPGA prin reconfigurare parțială

2013-2015, studii master, Sisteme de control inteligente, Universitatea Sapientia din Cluj-Napoca Facultatea de Științe Tehnice și Umaniste din Tg. Mureș.

2007-2011, studii universitare, Automatică și informatică aplicată, Universitatea Sapientia din Cluj-Napoca Facultatea de Științe Tehnice și Umaniste din Tg. Mureș.

Experiența profesională

Din 2023, șef lucrări, Universitatea SAPIENTIA din Cluj-Napoca, Facultatea de Științe Tehnice și Umaniste din Tîrgu Mureș.

Din 2021 iulie, Certificate: CompTIA Security+

Din 2021 ianuarie, Certificate: Cisco CCNA Routing and Switching

Din 2019, administrator de sistem, Universitatea SAPIENTIA din Cluj-Napoca, Facultatea de Științe Tehnice și Umaniste din Tîrgu Mureș.

Din 2018, asistent universitar, Universitatea SAPIENTIA din Cluj-Napoca, Facultatea de Științe Tehnice și Umaniste din Tîrgu Mureș.

Între 2012 – 2018, preparator universitar, Fundația Sapiientia - Universitatea Sapiientia, Facultatea de Științe Tehnice și Umaniste, Catedra de Inginerie electrică.

Limbi străine cunoscute

Nivel vorbit/scris

Engleză, bun/bun

Română, bun/bun

Maghiară, limba maternă

Activitatea didactică (cursuri, seminarii, lucrări practice conduse)

Seminarii, lucrări de laborator:

- Electronică digitală, Proiectare logică, Analiza și sinteza dispozitivelor numerice, Sisteme digitale (SAPIENTIA);
- Sisteme de operare. (SAPIENTIA);
- Tehnologii de programare în Internet (SAPIENTIA);
- Rețele de calculatoare (Arhitecturi de rețea și internet) (SAPIENTIA);
- Protocoale pentru internet (Rețele locale) (SAPIENTIA);
- Arhitectura calculatoarelor (SAPIENTIA);
- Sisteme încorporate (SAPIENTIA).

Domeniul de cercetare

- Sisteme încorporate;
- Proiectarea cu circuitele FPGA;
- Tehnologie de rețea

Tîrgu Mureș
18.09.2025

dr. ing. Hajdu Szabolcs

Lista de lucrări

Numele și prenumele: **HAJDU Szabolcs**

A. Teza de doctorat.

1. *Contribuții la implementarea în timp real a diferitelor sarcini de control în circuite FPGA prin reconfigurare parțială*, susținută public în data de 22 Iunie 2019, la Universitatea Transilvania din Brașov, Inginerie Electrică și Știința Calculatoarelor.

B. Cărți publicate

B1. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate la edituri recunoscute în străinătate.

B2. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate în țară, la edituri recunoscute CNCSIS.

1. Bakó László, **Hajdu Szabolcs**, *A processzortervezés alapelvei – Laborgyakorlati útmutató*, ISBN 978-973-53-2867-2, 70p, Editura Risoprint, Cluj-Napoca, 2022

B3. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate la alte edituri sau pe plan local.

B4. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate pe web.

B5. Capitole de cărți publicate în străinătate

B6. Capitole de cărți publicate în țară

C. Lucrări științifice publicate

C1. Lucrări științifice publicate în reviste cotate ISI

1. T. Tamas, **Sz. Hajdu** și S. T. Brassai, *Adaptive Neuro-Fuzzy Structure Based Control Architecture*, în, „Procedia Technology”, Volume 22, pp. 600-605, 2015, WOS:000383949300083.
2. L. Bako, **Sz. Hajdu**, T. S. Brassai, F. Morgan și C. Enachescu, *Embedded Implementation of a Real-Time Motion Estimation Method in Video Sequences* în, „Procedia Technology”, Volume 22, pp. 897-904, 2015, WOS:000383949300126.

C2. Lucrări științifice publicate în reviste indexate în baze de date internaționale (indicați și baza de date).

C3. Lucrări științifice publicate în reviste din străinătate (altele decât cele menționate anterior).

C4. Lucrări științifice publicate în reviste din țară, recunoscute CNCSIS (altele decât cele din baze de date internaționale).

C5. Lucrări științifice publicate în reviste, altele decât cele menționate anterior

C6. Lucrări științifice publicate în volumele manifestărilor științifice

1. L. Bako, **Sz. Hajdu** și F. Morgan, *Evaluation and Comparison of Low FPGA Footprint, Embedded Soft-Core Processors*, în MACRo 2017 6th International Conference on Recent Achievements in Mechatronics, Automation, Computer Science and Robotics, Volume 2, pp. 23-30, 2017
2. **Sz. Hajdu**, S.T. Brassai, I. Szekely, *FPGA based angular stabilization of a quadcopter*, în MACRo 2017 6th International Conference on Recent Achievements in Mechatronics, Automation, Computer Sciences and Robotics, Volume 2, pp. 79-86, 2017.
3. L. Bako, **Sz. Hajdu** și A. Bacs, *Displacement detection method in video feeds using a distributed architecture on SoC platform for real-time control applications*, în IEEE International Conference and Workshop in Óbuda on Electrical and Power Engineering, DOI: 000255-000260. 10.1109/CANDO-EPE.2018.8601161, 2018.
4. **Sz. Hajdu** și S.T. Brassai, *Implementation Of Embedded Linux Systems On Fpga Based Circuits For Real Time Process Control*, în MACRo 2015 5th International Conference on Recent Achievements in Mechatronics, Automation, Computer Sciences and Robotics, Volume 1, pp. 145-154, 2015, WOS:000364568800014.
5. **Sz. Hajdu**, S.T. Brassai, I. Szekely, *Complementary filter based sensor fusion on FPGA platforms*, în 2017 International Conference on Optimization of Electrical and Electronic Equipment (OPTIM) & 2017 Intl Aegean Conference on Electrical Machines and Power Electronics (ACEMP), pp. 851-856, 2017, WOS:000426909600131.
6. S.T. Brassai, **Sz. Hajdu**, T. Tibor, L. Bako, *Hardware Implemented Adaptive Neuro Fuzzy System*, Proceedings of the 2015 16th International Carpathian Control Conference (ICCC), pp.58-63, 2015.
7. S. Hajdu, G. B. Kis, A. Z. Fekete and D. N. Kutasi, "Identifying and Implementing Common Tactics to Disrupt IoT Device Functionality Over TCP/IP Stacks," 2024 IEEE 24th International Symposium on Computational Intelligence and Informatics (CINTI), Budapest, Hungary, 2024, pp. 87-92, doi: 10.1109/CINTI63048.2024.10830827.

D. Traduceri de cărți, capitole de cărți, alte lucrări științifice

E. Editare, coordonare de volume

F. Invenții.

G. Contracte de cercetare (menționați calitatea de director sau membru)

H. Creația artistică

- H1 Participări la manifestații artistice internaționale**
- H2. Participări la manifestații artistice naționale**
- H3. Expoziții, filme, spectacole, concerte, discuri de autor, opere internaționale**
- H4. Expoziții, filme, spectacole, concerte, discuri de autor, opere naționale**
- H5. Produse cu drept de proprietate intelectuală în domeniul artistic**

I. Premii, distincții.

J. Citări

la A1

La C1.2

La C1.2

La C2.6

la C6.1:

la C6.4:

la C6.6:

la C6.8:

la C6.9:

la C6.13:

la C6.16:

la C6.19:

la C6.23

La C6.25

La C6.27

La C6.29

K. Alte realizări semnificative.

Data,
18.09.2025

dr. ing. HAJDU Szabolcs